

PICTURE REPRODUCTION DEVICE

Patent number: JP6319125
Publication date: 1994-11-15
Inventor: SUZUKI KAZUHIRO; others: 02
Applicant: SONY CORP
Classification:
 - **international:** H04N7/13; G06F15/66; G11B7/00; G11B19/02; H04N5/93
 - **europaen:**
Application number: JP19930006093 19930118
Priority number(s):

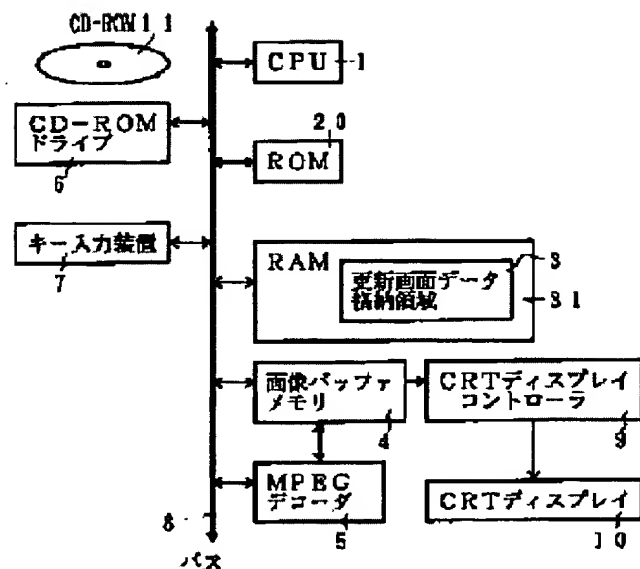
Also published as:

EP0607904 (A;
 US5457675 (A;
 EP0607904 (A;
 EP0607904 (B

Abstract of JP6319125

PURPOSE: To reduce the cost of the device by eliminating problems such as increase in data quantity, reduction in the processing speed at execution and requirements of sophisticated hardware.

CONSTITUTION: The device is provided with a CD-ROM drive 6 reading data from a disk 11 in which at least initial pattern data for initial pattern for menu display of an I picture and revision pattern data used to revise partially the initial pattern being a P picture are recorded, a RAM 3 whose capacity is at least one frame having a revision pattern data storage area 31, an MPEG decoder 5 decoding coded picture data of MPEG-A, and a CPU 1 controlling the transfer of the initial pattern data at first to the decoder 5 and then the transfer of the revision pattern data.



Data supplied from the esp@cenet database - Patent Abstracts of Japan

(19)日本国特許庁(JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平6-319125

(43)公開日 平成6年(1994)11月15日

(51)Int.Cl. ⁵	識別記号	庁内整理番号	F I	技術表示箇所
H 0 4 N 7/13		Z		
G 0 6 F 15/66	3 3 0	J 8420-5L		
G 1 1 B 7/00		R 7522-5D		
19/02	5 0 .1	D 7525-5D		
H 0 4 N 5/93		C 4227-5C		

審査請求 未請求 請求項の数 4 O L (全 9 頁)

(21)出願番号 特願平5-6093

(22)出願日 平成5年(1993)1月18日

(71)出願人 000002185

ソニー株式会社

東京都品川区北品川6丁目7番35号

(72)発明者 鈴木 一弘

東京都品川区北品川6丁目7番35号 ソニー株式会社内

(72)発明者 細野 義雅

東京都品川区北品川6丁目7番35号 ソニー株式会社内

(72)発明者 青竹 秀典

東京都品川区北品川6丁目7番35号 ソニー株式会社内

(74)代理人 弁理士 小池 晃 (外2名)

(54)【発明の名称】 画像再生装置

(57)【要約】

【構成】 1ピクチャであるメニュー表示の初期画面用の初期画面データと、Pピクチャであり初期画面を部分的に更新する各更新画面データとを少なくとも記録してなるディスク11からデータを取り出すCD-ROMドライブ6と、更新画面データ格納領域31を有する少なくとも1フレーム分の容量のRAM30と、MPEGの符号化された画像データを復号化するMPEGデコーダ5と、デコーダ5に対して、最初に初期画面データを送りその後更新画面データ送る制御を行うCPU1とを有する。

【効果】 データ量の増加や、実行時の処理速度の低下と高性能なハードウェアの要求といった問題がなく、装置の低価格化も可能となる。

